

Organizado por



Apoyan



MIERCOLES OCTUBRE 31

7:15 - 8:00	REGISTRO	
8:00 - 8:30	INSTALACION Universidad de los Andes AUDITORIO "EDIFICIO MARIO LASERNA"	
8:30 - 9:00	Tendencias en Mcro-Nano Tecnologías ALBA AVILA Ph.D. Universidad de los Andes	
9:00 - 10:30	Miniaturización - Auto Diagnostico - Reparación de Circuitos Integrados FERNANDO GUARÍN, Ph.D. Semiconductor Research and development Center IBM Corporation (USA)	
10:30-11:00	Break	
11:00 - 12:30	PRESENTACION CENTROS/GRUPOS DE MICROELECTRONICA, CIRCUITOS Y SISTEMAS	CMUA: Centro de Microelectrónica Universidad de los Andes (Bogotá)
		GMUN: Grupo de Microelectrónica Universidad Nacional (Bogotá)
		LAMIC: Laboratorio de Automatización, Microelectrónica e Inteligencia Computacional. Universidad Distrital FJC (Bogotá)
		Grupos de Investigación Pontificia Universidad Javeriana (Bogotá)
		Grupo de Bio-Nano Electrónica Universidad del Valle (Cali)
12:30 - 2:00	Almuerzo	
2:00 - 3:30	Digital System-On-Chip Design: Overview and Selected Topics MARIUS STRUM, Ph.D. Departamento de Sistemas Eletrônicos Escola Politécnica da Universidade de São Paulo	
3:30 - 4:15	Desarrollo de procesadores difusos sobre FPGAs MIGUEL MELGAREJO Universidad Distrital Francisco José de Caldas	
4:15 : 5:15	Sesion de Posters y Demostraciones HALL 1er PISO Plaza de Aprendizaje Activo Edificio Mario Laserna	
5:15 - 6:00	Cocktail HALL 1er PISO Edificio Mario Laserna	



JUEVES NOVIEMBRE 1

Organizado por



Apoyan



Centro de Microelectrónica
Dpto. de Ingeniería Eléctrica y Electrónica
Universidad de los Andes



8:00 - 8:40	Linux como Plataforma de Desarrollo de Sistemas Embebidos CARLOS IVAN CAMARGO B. Universidad Nacional (Bogotá)	
8:40 - 9:05	Design of a Quantum-dot Cellular Automata Arithmetic Logic Unit (QCA-ALU) JAIME VELASCO MEDINA Universidad del Valle	
9:05-9:30	Metodología para el diseño de filtros reconfigurables JUAN CARLOS BOHORQUES REYES Universidad de los Andes	
9:30-9:55	RECOMENDACIONES DE TRABAJOS Recomendaciones Para La Implementación Del Layout De Circuitos Monolíticos de Señal Mixta. DANIEL MAURICIO CAMACHO MONTEJO Pontificia Universidad Javeriana	
9:55 - 10:20	Implementación en una FPGA de una Plataforma Móvil Para el Levantamiento de Mapas de Entorno Utilizando un Sensor Ultrasónico Rotativo MAXIMILIANO BUENO LOPEZ Universidad Tecnológica de Pereira	
10:20 - 10:45	Sistema de monitoreo y alarmas para temperatura en la Liga Colombiana Contra el Cáncer DIEGO GIOVANNI FRANCO RUIZ Sprint-Nextel (USA)	
10:45 11:00	Break	
11:00 12:30	Architecture and CAD for Low Power Mobile FPGAs DINESH BHATIA Distinguish Lecturer IEEE-CAS Embedded and Adaptive Computing Group University of Texas at Dallas	
12:30 - 2:00	Almuerzo	
2:00 - 3:00	Procesos de Fabricacion, Ensamble y Encapsulamiento de Microprocesadores FERNANDO ROA Ph.D. Assembly Test and Technology Development INTEL Corporation (USA) (Teleconferencia)	
	SALA 1	SALA 2
3:10 - 3:30	Diseño e implementación de un servidor Modbus escalable basado en hardware reconfigurable RICARDO ALFONSO BARRIOS PORRAS Pontificia Universidad Javeriana	Modelo de transporte eléctrico en nanotubos de carbono de pared simple CARLOS MARIO QUINTERO PINZON Pontificia Universidad Javeriana
3:30 - 3:50	Implementación de un procesador digital con bus espial - BINARIC ALEJANDRO FORERO GUZMAN Pontificia Universidad Javeriana	Metodología para Extracción del Tiempo de Vida en Máquinas de Estados Algoritmicas Estructuradas OSCAR JAVIER MENDEZ ZULUAGA Universidad Distrital
3:50 - 4:10	Arquitecturas Hardware para una Cóclea Electrónica usando FPGAs JAIME VELASCO MEDINA Universidad del Valle	Bandwidth reconfigurability of surface integrated waveguide filters JUAN CARLOS BOHORQUES REYES Universidad de los Andes
4:10 - 4:20	Break	
4:20 - 4:40	Herramientas de validación y verificación para HiLeS Designer JOSE FERNANDO JIMENEZ Universidad de los Andes	Diseño y Fabricación de Amplificadores No Lineales de Potencia para RF JOSE RICARDO CASALLAS GUTIERREZ Universidad Santo Tomás (Tunja)
4:40 - 5:00	Simulation performance analysis in SoC design: SystemC Transaction Level Models Vs. VHDL Register Transfer Level Models BLANCA ALICIA CORREA MONTES Universidad de Antioquia	Una Aproximación al Diseño con Software Define Radio ALBERTO DELGADILLO Universidad Católica de Colombia
5:10 5:30	Arquitectura HW-SW de un nodo para Redes de Sensores Inalámbricas DIEGO MENDEZ CHAVES Universidad de los Andes	Análisis de Robustez de un Rectificador en Configuración de Medio Punteo con Factor de Potencia Unitario ARTURO FAJARDO JAIMES Pontificia Universidad Javeriana
5:30 - 5:50	Portado del sistema operativo TinyOS e implementación de un Servicio de Encriptación sobre un nodo para Redes de Sensores Inalámbricas JONATHAN JULIAN CARDENAS Universidad de los Andes	Metodología para el diseño de filtros de primer orden con capacitancia conmutada FRANCISCO JAVIER MANOSALVA SANCHEZ Pontificia Nacional



Organizado por



Apoyan



VIERNES NOVIEMBRE 2

8:30 - 9:00	Registro (Para no inscritos)
9:00 - 12:00	Wireless Sensor Networks and their Application in Biomedical Systems DINESH BHATIA, Ph.D. Distinguish Lecturer IEEE-CAS University of Texas at Dallas
12:00 - 2:00	Almuerzo
2:00 - 2:30	Registro (Para no inscritos)
2:30 - 5:30	On-Chip Communication Structure Design MARIUS STRUM, Ph.D., SEBASTIAN ESLAVA, MARTHA SEPULVEDA Escola Politécnica da Universidade de São Paulo
5:30-6:00	CLAUSURA

